


NET8544 高速数字化仪

硬件使用说明书

 北京阿尔泰科技发展有限公司

产品研发部修订

目 录

第一章 概述	2
第一节、产品介绍.....	2
第二节、AD 模拟量输入功能.....	2
第三节、累加功能.....	2
第四节、PWM 性能指标.....	3
第五节、DI 数字量输入功能.....	3
第六节、DO 数字量输出功能.....	3
第七节、以太网特性（出厂默认设置）.....	3
第八节、性能指标.....	3
第九节、其它指标.....	3
第十节、产品安装核对表.....	3
第十一节、安装指导.....	4
第二章 元件布局图及简要说明	5
第一节、主要元件布局图.....	5
第二节、原理框图.....	5
第三节、尺寸框图.....	6
第四节、主要元件功能说明.....	6
第三章 信号输入输出连接器	8
第一节、开关量输入输出连接器.....	8
第四章 各种信号的连接方法	9
第一节、AD 模拟量输入的信号连接方法.....	9
第二节、外时钟输入信号连接方式.....	9
第三节、DTR 数字量外触发信号连接方式.....	9
第四节、PWM 信号的输出连接方法.....	9
第五节、DI 数字量输入的信号连接方法.....	10
第六节、DO 数字量输出的信号连接方法.....	10
第七节、多卡同步的实现方法.....	10
第五章 数据格式、排放顺序及换算关系	12
第一节、AD 模拟量输入数据格式及码值换算.....	12
第二节、AD 多通道采集时的数据排放顺序.....	12
第三节、累加工作原理.....	12
第六章 各种功能的使用方法	15
第一节、AD 触发功能的使用方法.....	15
第二节、AD 内时钟与外时钟功能的使用方法.....	17
第三节、软件自动校准.....	17
第七章 产品保修	18
第一节、保修.....	18
第二节、技术支持与服务.....	18
第三节、返修注意事项.....	18
第八章 修改历史	19

第一章 概述

信息社会的发展,在很大程度上取决于信息与信号处理技术的先进性。数字信号处理技术的出现改变了信息与信号处理技术的整个面貌,而数据采集作为数字信号处理的必不可少的前期工作在整个数字系统中起到关键性、乃至决定性的作用,其应用已经深入到信号处理的各个领域。实时信号处理、数字图像处理等领域对高速度、高精度数据采集卡的需求越来越大。ISA 总线由于其传输速度的限制而逐渐被淘汰。我公司推出的 NET8544 数据采集卡综合了国内外众多同类产品的优点,以其使用的便捷、稳定的性能、极高的性价比,获得多家试用客户的一致好评,是一款真正具有可比性的产品,也是您理想的选择。

第一节、产品介绍

NET8544 卡是一种基于以太网总线的数据采集卡,构成实验室、产品质量检测中心等各种领域的数据采集、波形分析和处理系统。也可构成工业生产过程监控系统。它的主要应用场合为:

- ◆ 电子产品质量检测
- ◆ 信号采集
- ◆ 过程控制
- ◆ 伺服控制

第二节、AD 模拟量输入功能

注:括号中的单词为软件中的 AD 参数

- ◆ 输入量程: $\pm 1V$ 、 $\pm 5V$
- ◆ 转换精度: 14 位(Bit)
- ◆ 采样频率(Frequency): 最高 40MHz
注释:各通道实际采样速率 = 采样速率(同步采集)
- ◆ 物理通道数: 2 通道同步
- ◆ 模拟量输入方式: 单端模拟输入
- ◆ 存储器深度: 双 32M Dword
- ◆ 时钟源选择(OutClockSource): 板内时钟和板外时钟软件可选
- ◆ 触发模式(TriggerMode): 后触发、硬件延时触发
- ◆ 触发源(TriggerSource): 软件触发、DTR 触发
- ◆ 触发方向(TriggerDir): 下降沿触发、上升沿触发、上下边沿均触发
- ◆ 累加模式: 纵向累加、横向平均、纵横向和纵向累加平均
- ◆ 触发源 DTR 输入范围: 标准 TTL 电平
- ◆ 外时钟输入频率范围: 0~5MHz
- ◆ 外时钟输入幅值范围: 5VTTL
- ◆ 支持多卡同步
- ◆ 耦合方式: 直流、交流
- ◆ 软件自动校准
- ◆ 模拟输入阻抗: $1M\Omega$ (另可选 50Ω)
- ◆ 工作温度范围: $-20^{\circ}C \sim +50^{\circ}C$

第三节、累加功能

- ◆ 硬件支持横向累加和纵向累加
- ◆ 累加次数: $2^{16}-1$
- ◆ 累加长度: $2^{25}-1$ (必须是 64 的整数倍)

第四节、PWM 性能指标

- ◆ 通道数：2 路（可同步）
- ◆ 频率：1Hz~1MHz
- ◆ 占空比：5%~95%
- ◆ 输出电流：20mA

第五节、DI 数字量输入功能

- ◆ 通道数：16 路
- ◆ 带锁存
- ◆ 标准 TTL 电平

第六节、DO 数字量输出功能

- ◆ 通道数：16 路
- ◆ 带锁存
- ◆ 标准 TTL 电平

第七节、以太网特性（出厂默认设置）

- ◆ 板卡默认协议：TCP/IP
- ◆ IP 地址：192.168.0.4
- ◆ 端口号：8000
- ◆ MAC 地址：0008dc010203

第八节、性能指标

- ◆ 板载时钟振荡器：40MHz
- ◆ 非线性误差：±2LSB(最大)
- ◆ 系统测量精度：0.05%
- ◆ 系统噪声：1.73LSBrms THD
- ◆ 谐波失真（THD）：-77.1 dB THD
- ◆ 信噪比（SNR）：65.7 dB THD
- ◆ 无杂散动态范围（SFDR）：76.8 dB THD
- ◆ 有效位（ENOB）：10.2 THD
- ◆ 3db 带宽，典型值 5MHz，最大值 10MHz THD

测试条件：在采样频率 40MS/s 下，使用 200KHz 的正弦波输入满度幅值的 95%

第九节、其它指标

- ◆ 传输接口：以太网接口
- ◆ 外接 9~24V 供电电源，典型值 12V

第十节、产品安装核对表

打开 NET8544 板卡包装后，你将会发现如下物品：

- 1、NET8544 板卡一个
- 2、ART 软件光盘一张，该光盘包括如下内容：
 - a) 本公司所有产品驱动程序，用户可在目录下找到 NET8544 驱动程序。
 - b) 用户手册（pdf 格式电子文档）。

第十一节、安装指导

一、注意事项

1、不可带电插拔

2、取卡时只能握住卡的边缘或金属托架，不要触碰电子元件，防止芯片受到静电的危害。

3、用手触摸机箱的金属部分来移除身体所附的静电，也可使用接地腕带。

4、检查板卡上是否有明显的外部损伤如元件松动或损坏等。如果有明显损坏，请立即与销售联系，切勿将损坏的板卡安装至系统。

二、软件安装指导

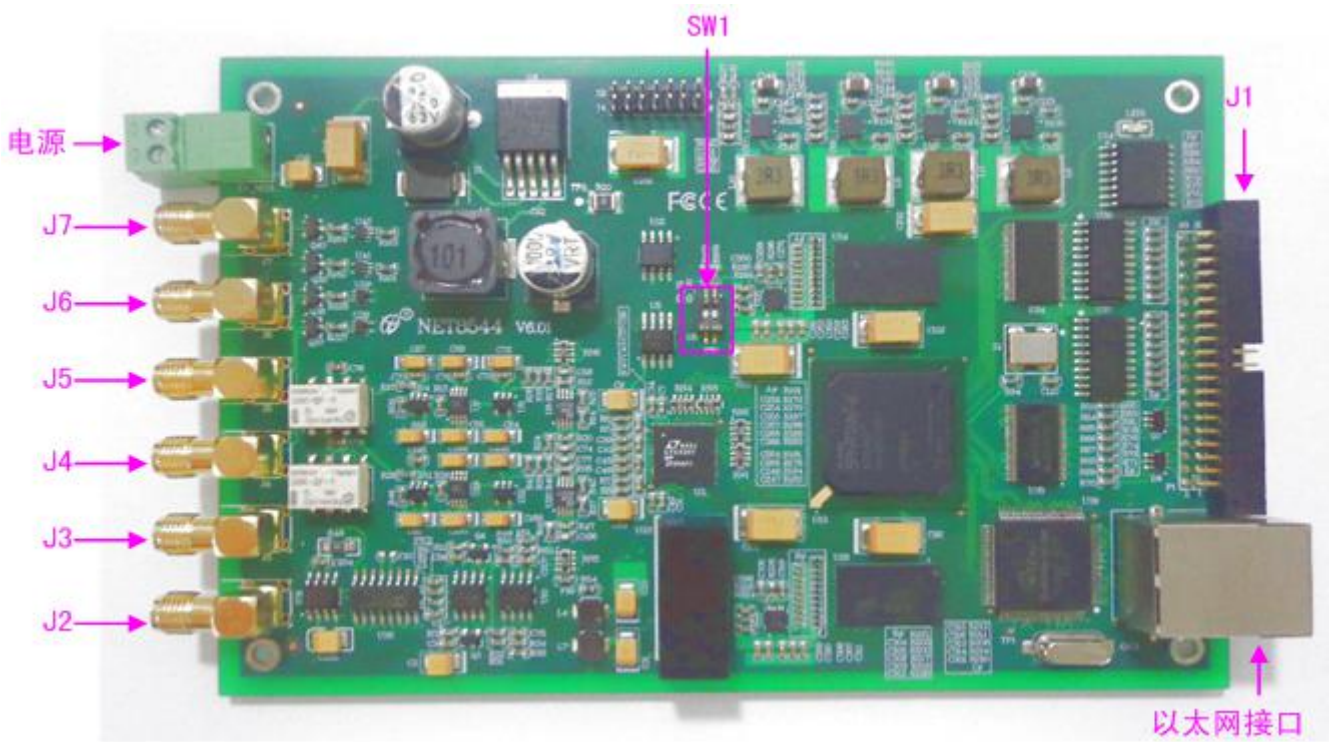
在不同操作系统下安装NET8544板卡的方法一致，在本公司提供的光盘中含有安装程序Setup.exe，用户双击此安装程序按界面提示即可完成安装。

三、硬件安装指导

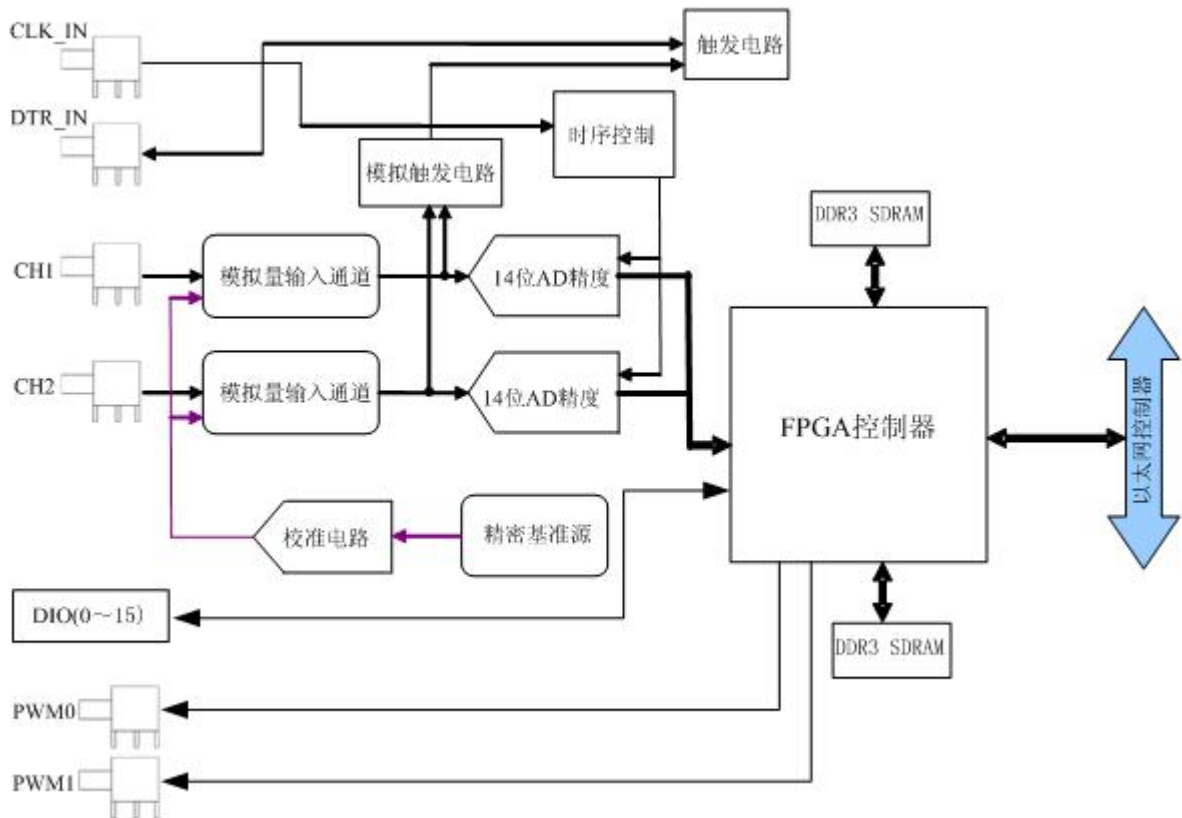
在硬件安装前首先关闭系统电源，待板卡固定后开机，开机后系统会自动弹出硬件安装向导，用户可选择系统自动安装或手动安装。

第二章 元件布局图及简要说明

第一节、主要元件布局图

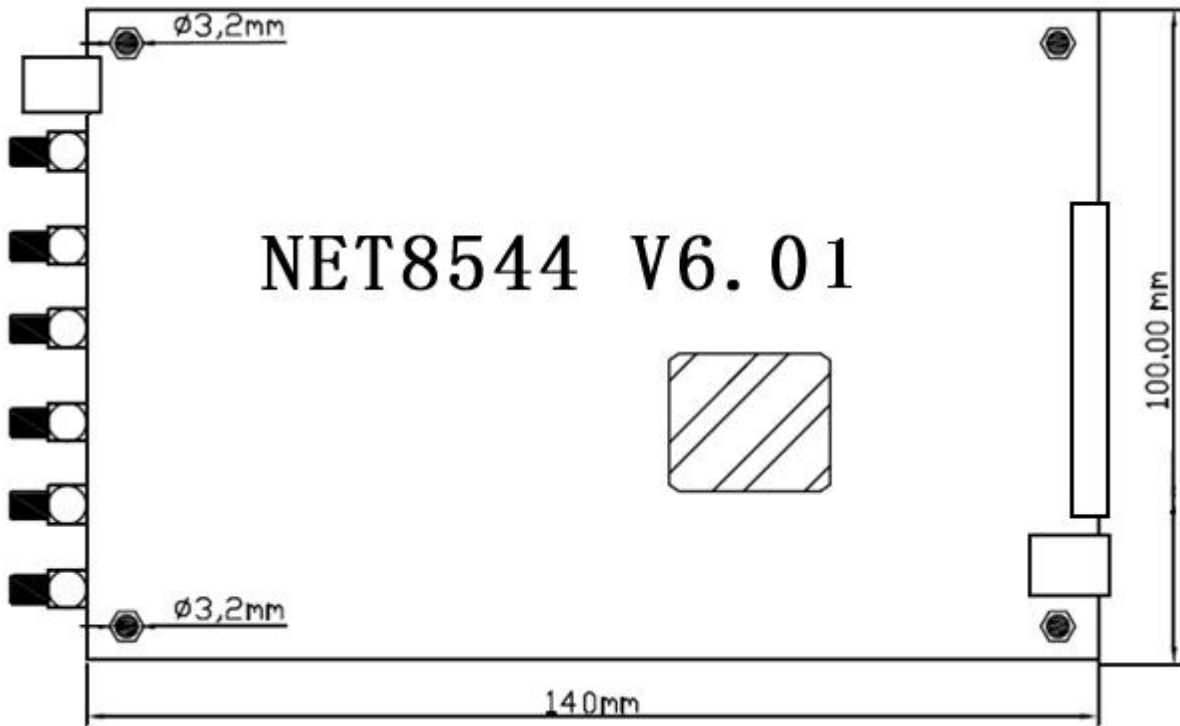


第二节、原理框图



第三节、尺寸框图

板卡尺寸: 140×100 (mm)



第四节、主要元件功能说明

请参考第一节中的布局图，了解下面各主要元件的大体功能。

一、信号输入输出连接器

电源: 7-24V 电源接口

J1: 32 路开关量输入输出连接器

J2 (CH2): AI1 模拟量信号输入端

J3 (CH1): AI0 模拟量信号输入端

J4: DTR_IN 数字量触发信号输入端

J5: CLK_IN 模拟量信号时钟输入端

J6: PWM0 测频信号输出端

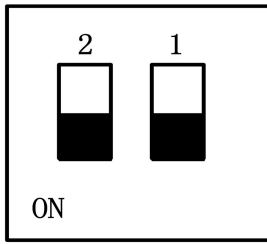
J7: PWM1 测频信号输出端

SW1: 网络配置设置端

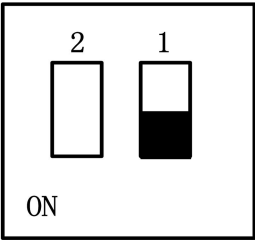
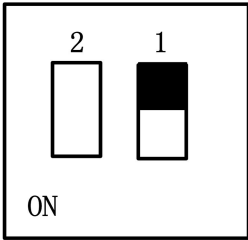
二、设置网络配置

SW1 为网络配置设置端，ID_S1 为保留位，ID_S0 为控制位。

ID_S1 ID_S0



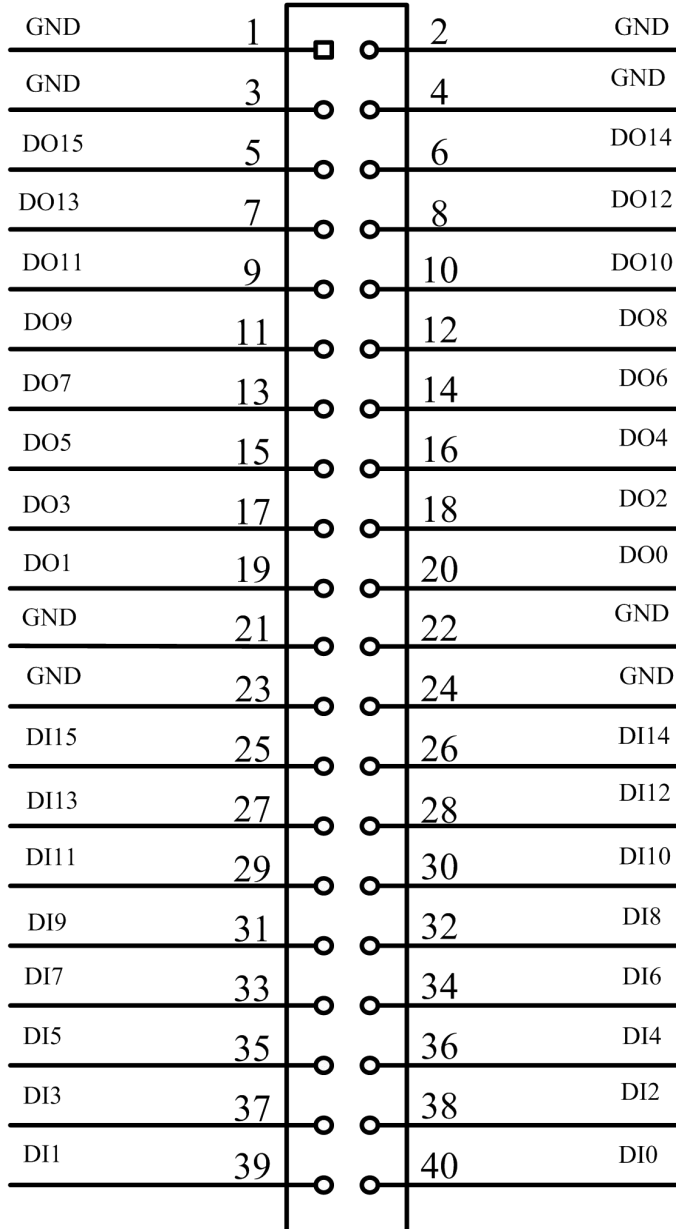
SW1

默认网络配置设置	用户网络配置设置
<p>ID_S1 ID_S0</p>  <p>SW1</p>	<p>ID_S1 ID_S0</p>  <p>SW1</p>
<p>默认 IP 地址为：192.168.0.4</p>	<p>用户可在设备管理中的“网络配置”中设置 IP 地址。 IP 地址范围：0~255。 IP 地址设置完后需对板卡进行重新上电操作</p>

第三章 信号输入输出连接器

第一节、开关量输入输出连接器

关于 40 芯插头 J1 的管脚定义 (图形方式)



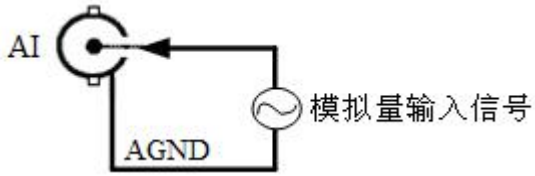
注意: 板卡 J1 丝印错误, 请以说明书此处定义为准。

关于 40 芯插头 J1 的管脚定义 (表格方式)

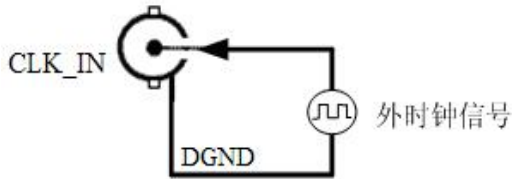
管脚信号名称	管脚特性	管脚功能定义
DI0~DI15	Input	数字信号输入管脚
DO0~DO15	Output	数字信号输出管脚
GND	GND	数字信号地, 当输入数字触发信号时最好用它作为参考地

第四章 各种信号的连接方法

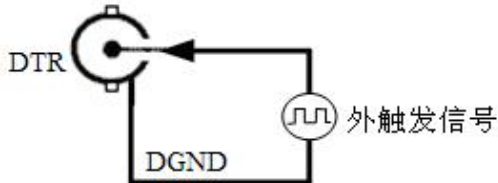
第一节、AD 模拟量输入的信号连接方法



第二节、外时钟输入信号连接方式

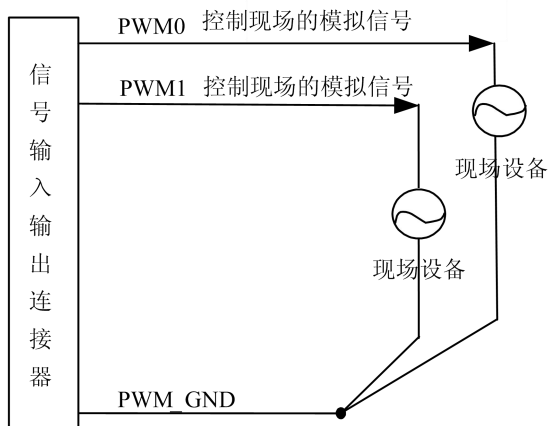


第三节、DTR 数字量外触发信号连接方式

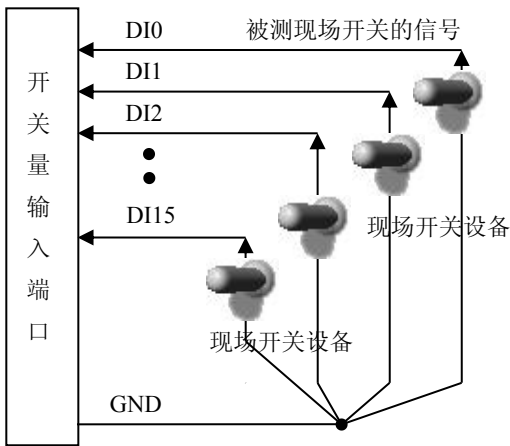


如果使用我公司配备的引线进行引号输入，那么信号源的正端接引线红色端，负向（或地）接引线黑色端。

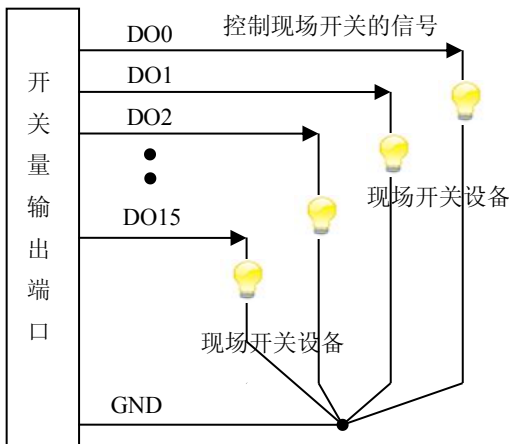
第四节、PWM 信号的输出连接方法



第五节、DI 数字量输入的信号连接方法



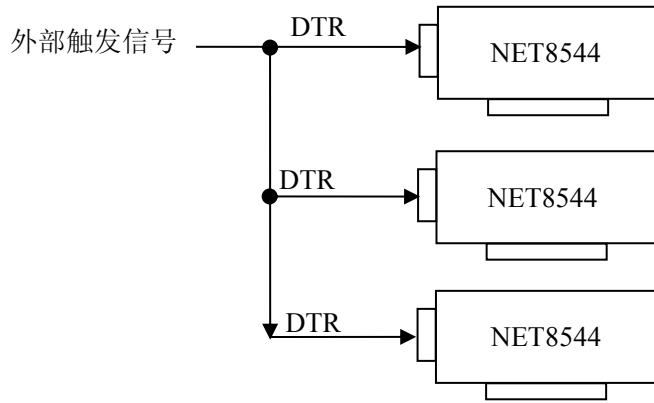
第六节、DO 数字量输出的信号连接方法



第七节、多卡同步的实现方法

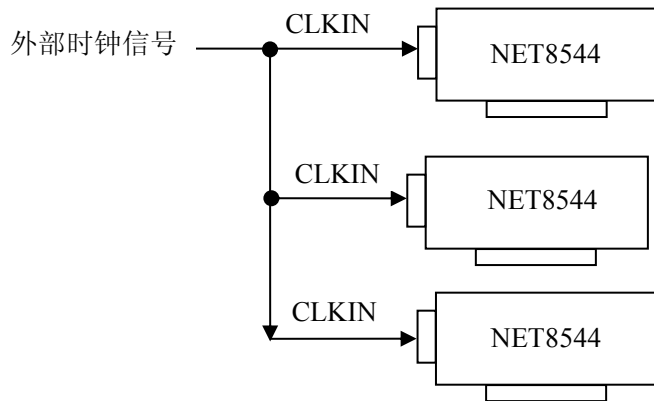
NET8544多卡同步可以有两种方案，第一：采用共同的外触发，第二：采用共同的外时钟。

采用共同的外触发的方案时，设置所有的参数请保持一致。首先设置每块卡的硬件参数，并且都使用外触发DTR，连接好要采集的信号，DTR管脚接入触发信号，然后点击“开始数据采集”按钮，这时采集卡并不采集，等待外部触发信号，当每块采集卡都进入等待外部触发信号的状态下，使用同一个外部触发信号同时启动AD转换，达到同步采集的效果。连接方法如下：



外触发同步采集的连接方法

采用共同的外时钟的方案时，设置所有的参数请保持一致。首先设置每块卡的硬件参数，并且都使用外时钟，连接好要采集的信号，然后点击“开始数据采集”按钮，这时采集卡并不采集，等待外部时钟信号；当每块采集卡都进入等待外部时钟信号的状态下，接入外部时钟信号同时启动AD转换，达到同步采集的效果。连接方法如下：



外时钟同步采集的连接方法

第五章 数据格式、排放顺序及换算关系

第一节、AD 模拟量输入数据格式及码值换算

如下表所示:

输入	AD原始码(二进制)	AD原始码(十六进制)	AD原始码(十进制)
正满度	11 1111 1111 1111	3FFF	16383
正满度-1LSB	11 1111 1111 1110	3FFE	16382
中间值+1LSB	10 0000 0000 0001	2001	8193
中间值(零点)	10 0000 0000 0000	2000	8192
中间值-1LSB	01 1111 1111 1111	1FFF	8191
负满度+1LSB	00 0000 0000 0001	0001	1
负满度	00 0000 0000 0000	0000	0

注明: 当输入量程为±5V、±1V, 即为双极性输入(输入信号允许在正负端范围变化)。假设从设备中读取的AD端口数据为ADBuffer(驱动程序中来自于ReadDeviceProAD或者ReadDeviceDmaAD的ADBuffer参数), 电压值为Volt, 那么双极性量程的转换公式为:

$$\pm 5V \text{ 量程: Volt} = (10000.00/16384) * (ADBuffer[0]\&0x3FFF) - 5000.00;$$

$$\pm 1V \text{ 量程: Volt} = (2000.00/16384) * (ADBuffer[0]\&0x3FFF) - 1000.00;$$

第二节、AD 多通道采集时的数据排放顺序

本设备2个通道总是同时工作, 每个通道占用4字节(即采样点位32bit), 即第一个采样点由第一个双字构成。其他采样点依此类推。

每个累加样点占 4 个字节

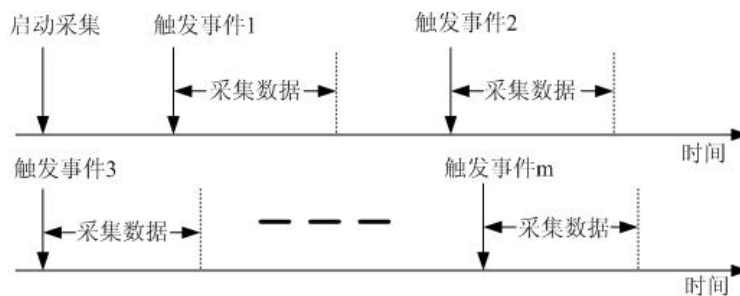
数据点排列: pbuf[0] pbuf[1] pbuf[2] pbuf[3]依次是 CH1 累加样点 1
 pbuf[4] pbuf[5] pbuf[6] pbuf[7]依次是 CH2 累加样点 1
 pbuf[8] pbuf[9] pbuf[10] pbuf[11]依次是 CH1 累加样点 2
 pbuf[12] pbuf[13] pbuf[14] pbuf[15]依次是 CH2 累加样点 2
 pbuf[16] pbuf[17] pbuf[18] pbuf[19]依次是 CH1 累加样点 3
 pbuf[20] pbuf[21] pbuf[22] pbuf[23]依次是 CH2 累加样点 3

... ..

同步采集:

每个通道的采样数据相互独立位于RAM的相应段中, 在采样时序上也相互独立, 每个通道数据之间没有相位差。

第三节、累加工作原理



连续触发和累加

NET8544 数据采集时可实现累加功能。启动采集，NET8544 需等待触发事件到达后才可采集，采集完规定的 N 个数据点数后，等待下一次触发采集，依次采集，直到采集完规定的 X 次触发数据后，才上传数据（该数据为累加后的数据，总数据点数为 N，累计数据为 32bit×N）。

N: 触发采集数据点数，N 应设置为 64 的整数倍，最大值应小于 $2^{25}-1$ 。

X: 累加次数，即触发次数，最大值小于 $2^{16}-1$

P: 横向平均点数，值为 2^n ，取值范围为 1~256；当 P=1 时，不做平均。

备注：横向平均时，N/P 应为 64 的整数倍。纵横向时，先进行横向平均，再进行纵向叠加。

表 5-3-1: 纵向累加示例（X 为触发次数、累加次数）

触发 1	D1_0	D1_1	D1_2	D1_n
触发 2	D2_0	D2_1	D2_2	D2_n
...
触发 X	DX_0	DX_1	DX_2	DX_n
累加后数据	D1_0 + D2_0 + + DX_0	D1_1 + D2_1 + + DX_1	D1_2 + D2_2 + + DX_2	D1_n + D2_n + + DX_n

表 5-3-2: 纵向累加平均示例（X 为触发次数、累加次数）

触发 1	D1_0	D1_1	D1_2	D1_n
触发 2	D2_0	D2_1	D2_2	D2_n
...
触发 X	DX_0	DX_1	DX_2	DX_n
累加后数据	D1_0 + D2_0 + + DX_0	D1_1 + D2_1 + + DX_1	D1_2 + D2_2 + + DX_2	D1_n + D2_n + + DX_n
平均数据	(D1_0 + D2_0 + + DX_0) / X	(D1_1 + D2_1 + + DX_1) / X	(D1_2 + D2_2 + + DX_2) / X	(D1_n + D2_n + + DX_n) / X

表 5-3-3: 横向平均示例（X 为触发次数、累加次数，横向平均点数为 2）

						平均数据
触发 1	D1_0	D1_1	D1_(n-1)	D1_n	(D1_0+ D1_1) / 2、 (D1_2+ D1_3) / 2...[D1_(n-1)+ D1_n] / 2
触发 2	D2_0	D2_1	D2_(n-1)	D2_n	(D2_0+ D2_1) / 2、 (D2_2+ D2_3) / 2...[D2_(n-1)+ D2_n] / 2
...
触发 X	DX_0	DX_1	DX_(n-1)	DX_n	(DX_0+ DX_1) / 2、 (DX_2+ DX_3) / 2...[DX_(n-1)+ DX_n] / 2

表 5-3-4: 纵横向示例 (X 为触发次数、累加次数, 横向平均点数为 2)

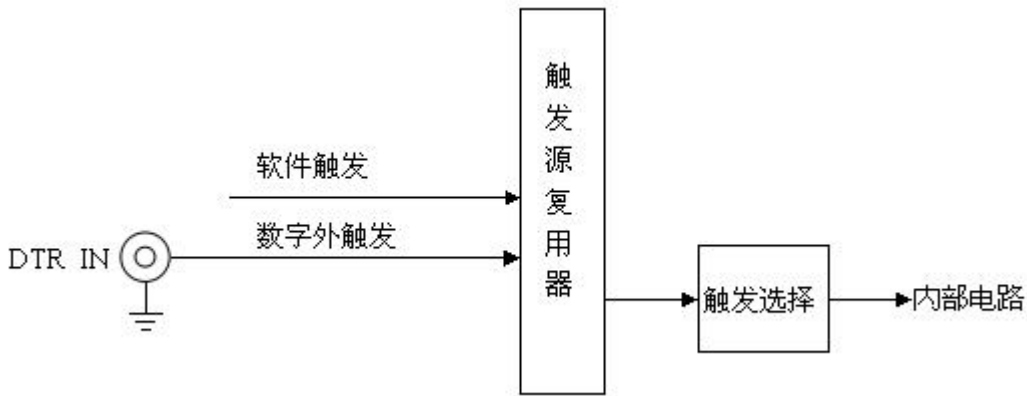
触发 1	$(D1_0 + D1_1) / 2$	$(D1_2 + D1_3) / 2$	$[D1_(n-1) + D1_n] / 2$
触发 2	$(D2_0 + D2_1) / 2$	$(D2_2 + D2_3) / 2$	$[D2_(n-1) + D2_n] / 2$
...
触发 X	$(DX_0 + DX_1) / 2$	$(DX_2 + DX_3) / 2$	$[DX_(n-1) + DX_n] / 2$
累加后数据	$(D1_0 + D1_1) / 2$ + $(D2_0 + D2_1) / 2$ + + $(DX_0 + DX_1) / 2$	$(D1_2 + D1_3) / 2$ + $(D2_2 + D2_3) / 2$ + + $(DX_2 + DX_3) / 2$	$[D1_(n-1) + D1_n] / 2$ + $[D2_(n-1) + D2_n] / 2$ + + $[DX_(n-1) + DX_n] / 2$

第六章 各种功能的使用方法

第一节、AD 触发功能的使用方法

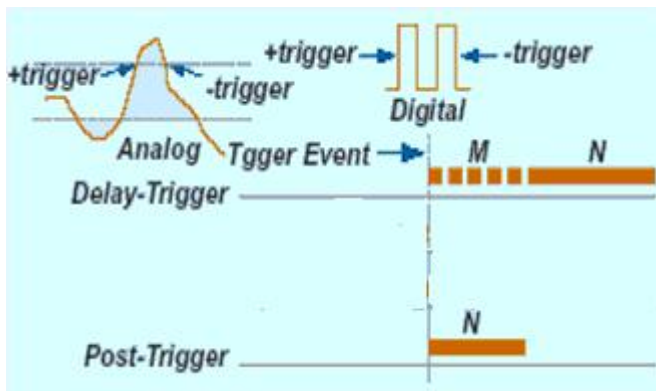
一、触发源

板卡除了支持内部触发源，还支持外部模拟触发、外部数字触发。各种触发方式可通过软件选择。下图为触发源的结构图。

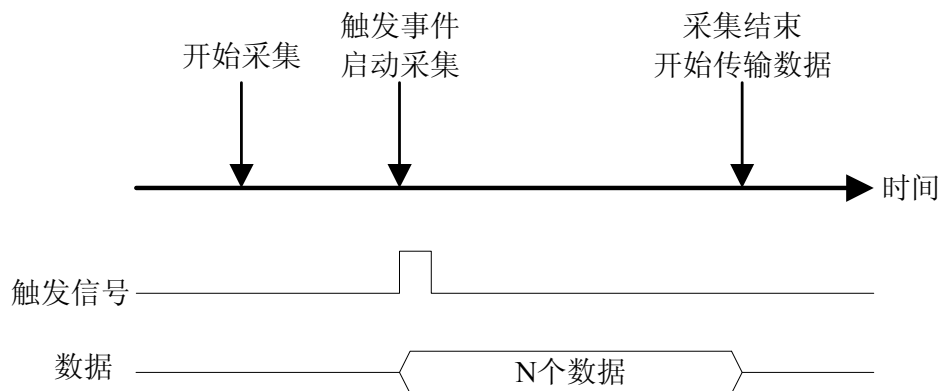


二、触发模式

NET8544 支持多种触发模式：后触发和硬件延时触发。



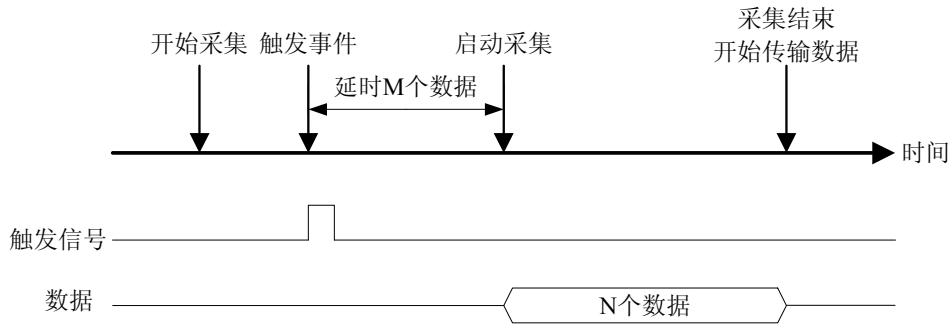
(一)、后触发采集



如上图，后触发采集是在开始采集后，等待触发事件发生，启动采集，采集完规定的N个数据量后停止采集。N的设置范围为8的倍数，最大可取到64M。

(二)、延时触发采集

如图所示，延时触发是使数据采集在触发事件发生后延迟采集。延时时间由一个32位计数器设定，最大延时时间为[时基×(2³²-1)]，最小延时时间为一个时基时间。N的设置范围为8的倍数，最大可取到64M。



三、AD 内触发功能

在初始化AD时，若AD硬件参数ADPara.TriggerMode = NET8544_TRIGMODE_SOFT时，则可实现内触发采集。在内触发采集功能下，调用StartDeviceProAD函数启动AD时，AD即刻进入转换过程，不等待其他任何外部硬件条件。也可理解为软件触发。

具体过程请参考以下图例，图中AD工作脉冲的周期由设定的采样频率(Frequency)决定。AD启动脉冲由软件接口函数StartDeviceAD产生。

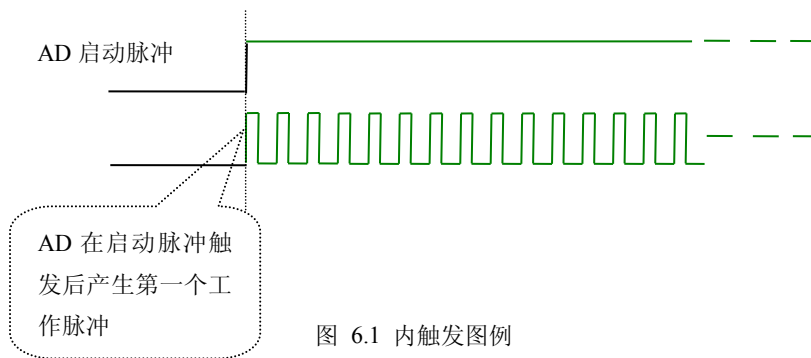


图 6.1 内触发图例

四、AD 外触发功能

在初始化AD时，若AD硬件参数ADPara.TriggerMode = NET8544_TRIGSRC_DTR时，则可实现DTR外触发采集。在外触发采集功能下，调用StartDeviceAD函数启动AD时，AD并不立即进入转换过程，而是要等待外部硬件触发源信号符合指定条件后才开始转换AD数据，也可理解为硬件触发。关于在什么条件下触发AD，由用户选择的触发模式 (TriggerMode)、触发方向 (TriggerDir) 和触发源 (TriggerSource) 共同决定。外触发源为DTR数字触发。

(一)、DTR 数字触发功能

触发信号为数字信号（TTL电平）时使用DTR触发，工作原理详见下文。触发类型分为边沿触发。

ADPara.TriggerDir = NET8544_TRIGDIR_NEGATIVE时，即选择触发方向为负向触发。即当DTR触发源信号由高电平变为低电平时（也就是出现下降沿信号）产生触发事件，AD即刻进入转换过程，其后续变化对AD采集无影响。

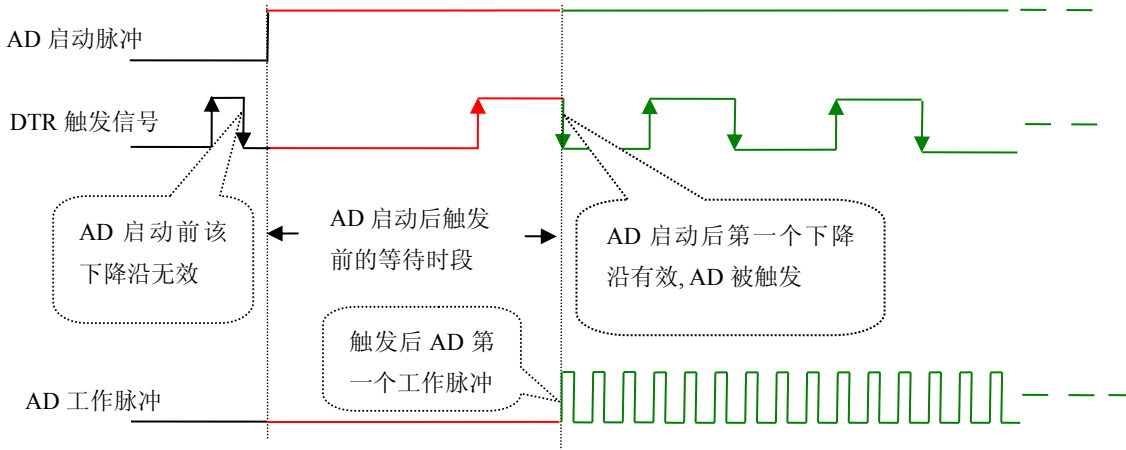


图 6.2 下降沿触发图例

ADPara.TriggerDir = NET8544_TRIGDIR_POSITIVE时，即选择触发方向为正向触发。即当DTR触发源信号由低电平变为高电平时（也就是出现上升沿信号）产生触发事件，AD即刻进入转换过程，其后续变化对AD采集无影响。

ADPara.TriggerDir = NET8544_TRIGDIR_POSIT_NEGAT时，即选择触发方向为上正负向触发。它的特点是只要DTR出现高低电平的跳变时（也就是出现上升沿或下降沿）产生触发事件。AD即刻进入转换过程，其后续变化对AD采集无影响。此项功能可应用在只要外界的某一信号变化时就采集的场合。

第二节、AD 内时钟与外时钟功能的使用方法

一、AD 内时钟功能

内时钟功能是指使用板载时钟振荡器经板载逻辑控制电路根据用户指定的分频数分频后产生的时钟信号去触发AD定时转换。要使用内时钟功能应在软件中置硬件参数ADPara.ClockSouce= NET8544_CLOCKSRC_IN。该时钟的频率在软件中由硬件参数ADPara.Frequency决定。如Frequency = 100000，则表示AD以100000Hz的频率工作（即100KHz，10微秒/点）。

二、AD 外时钟功能

外时钟功能是指使用板外的时钟信号来定时触发AD进行转换。该时钟信号由连接器CN1的CLKIN脚输入提供。板外的时钟可以是另外一块采集卡的时钟输出（CLKOUT）提供，也可以是其他设备如时钟频率发生器等。要使用外时钟功能应在软件中置硬件参数ADPara.ClockSouce = NET8544_CLOCKSRC_OUT。该时钟的频率主要取决于外时钟的频率，其整个AD采样频率完全受控于外时钟频率。

第三节、软件自动校准

NET8544的软件自动校准功能，能在不使用任何外部信号、参考电压或测量设备的情况下，通过校准软件就能测量和校准偏移和增益误差。

自动校准完成后，校准常量被保存到EEPROM中。出厂默认的校准常量存储在固定的存储区域。

由于误差会随着时间和温度变化，建议用户在新环境中安装NET8544时重新校准。

注意：在自动校准开始前，请将采集卡预热至少15分钟，并且自动校准时，采集卡不要连接任何外部信号，直接将连接到板卡SMB接口的信号线拔下即可。

第七章 产品保修

第一节、保修

产品自出厂之日起，两年内用户凡遵守运输、贮存和使用规则，而质量低于产品标准者公司免费修理。

第二节、技术支持与服务

如果您认为您的产品出现故障，请遵循以下步骤：

- 1)、描述问题现象。
- 2)、收集所遇问题的信息。

如：硬件版本号、软件安装包版本号、硬件使用说明书版本号、物理连接、软件界面设置、操作系统、电脑屏幕上不正常信息、其他信息等。

硬件版本号：板卡上的版本号，如 V6.01。

软件安装包版本号：安装软件时出现的版本号或在开始菜单中阿尔泰测控演示系统中查询。

硬件使用说明书版本号：在硬件使用说明书中每页右上角查找，如 V6.01.03

- 3)、打电话给您的供货商，描述故障问题。
- 4)、如果您的产品被诊断为发生故障，我们会尽快为您解决。

第三节、返修注意事项

在公司售出的产品包装中，用户将会找到该产品和这本说明书，同时还有产品质保卡。产品质保卡请用户务必妥善保存，当该产品出现问题需要维修时，请用户将产品质保卡、用户问题描述单同产品一起寄回本公司，以便我们尽快的帮您解决问题。

第八章 修改历史

修改时间	版本号	修改原因及内容
2015.5.8	V6.01.00	板卡升级为 V6.01，修改第二章 主要元件布局图和主要元件功能说明，修改第七章 产品保修，添加第八章 修改历史。
2015.5.27	V6.01.01	1、修改第二章 第四节中的设置网络配置 2、修改第六章 第二节 触发模式 N 的范围
2015.8.13	V6.01.02	a、添加第四章第七节多卡同步 b、修改第五章第三节累加工作原理
2015.10.12	V6.01.03	修改 N 的最大取值范围
2016.5.25	V6.01.04	添加平均次数 P 和 N 的关系条件
2017.3.7	V6.01.05	替换 40 芯插头管脚定义图
2017.3.30	V6.01.06	更换电源标准 7-24V